



РОССХД

Тел.: +7 (926) 750 09 02, e-mail: info@rossxd.ru, сайт: rossxd.pф

Заместителю Председателя Правительства Российской Федерации Чернышенко Д.Н.,

Министру промышленности и торговли Российской Федерации Мантурову Д.В.,

Министру цифрового развития, связи и массовых коммуникаций Российской Федерации Шаддаеву М. И.,

представителям российской отрасли ИТ,

редакциям СМИ.

ОТКРЫТОЕ ПИСЬМО

о негативном влиянии на импортозамещение в сфере радиоэлектроники проекта Постановления Правительства о введении балльной системы

Уважаемые коллеги!

Опубликованный в начале июля Проект Постановления Правительства "О внесении изменений в приложение к постановлению Правительства Российской Федерации от 17 июля 2015 г. № 719" (ID проекта 02/07/06-21/00117387, дата создания 29.06.2021 г., разработчик Минпромторг России), далее «проект балльной системы», не способствует реализации основных принципов и задач стратегии импортозамещения в России, так как принципиально не способен стимулировать локализацию производства радиоэлектроники в стране, напротив, возвращая страну на путь зависимости от импорта. Говоря о несоответствии проекта НПА действующему нормативно-правовому регулированию в сфере, необходимо отметить следующее.

I. Балльная система оценки локализации была призвана стать единообразной шкалой оценки уровня локализации каждой единицы выпускаемой техники. Так, ранее она была введена для ряда промышленного оборудования, в т.ч. «продукция судостроения», «прицепы и другая специальная техника», «автомобилестроение», «медицинские изделия» (последнее - на стадии проекта). Ключевым является то, что в указанных нормативно-правовых актах балльная система была введена дополнительно к ранее существовавшему порядку по расчету адвалорной доли (соотношению доли иностранных комплектующих в цене изделия). Вместе с тем адвалорная доля в ряде случаев была увеличена, а глубина локализации теперь определяется посредством одновременно И адвалорной доли И баллов за технологические операции (по числу выполненных операций, использованных отечественных компонентов и количеству операций при сборке оборудования).

Ассоциация "Консорциум отечественных разработчиков СХД" - РосСХД
127015, Москва г, Большая Новодмитровская ул, дом 12, строение 15, этаж 3, комната 27
ОГРН: 1207700384540, ИНН: 9715391165, КПП: 71501001



Тел.: +7 (926) 750 09 02, e-mail: info@rossxd.ru, сайт: rossxd.pф

Тем не менее Проект введения балльной системы в отношении продукции радиоэлектроники вопреки заведенному порядку составлен по принципу замены расчета адвалорной доли балльной системой. Таким образом, ранее установленное нормативно-правовое регулирование импортозамещения в данной области отменяется, и вводится новый порядок, смягчающий требования к локализации. Тем самым вновь открывается возможность для экспансии иностранной радиоэлектроники в Российской Федерации, что очевидно не будет способствовать ни развитию экономики Российской Федерации, ни укреплению позиции отечественной радиоэлектроники на мировом рынке, как это ранее позиционировалось Распоряжением Председателя Правительства от 10 ноября 2020 года №2928-р.

Таким образом, исключение из расчета степени локализации адвалорной доли идет вразрез со Стратегией развития электронной промышленности Российской Федерации на период до 2030 года, утв. Распоряжение Правительства РФ от 17.01.2020 N 20-р., направленной на "создание нового конкурентоспособного облика электронной промышленности Российской Федерации на основе развития научно-технического и кадрового потенциала, оптимизации производственных мощностей, их модернизации и технического перевооружения, создания новых технологических направлений и технологий, освоения прорывных промышленных электронных технологий, а также совершенствования нормативно-правовой базы для удовлетворения потребностей государства и иных заказчиков в современной продукции отрасли электронной промышленности". Более того, фактически перестанут работать требования Постановления Правительства 21 декабря 2019 г. №1746 «Об установлении запрета на допуск отдельных видов товаров, происходящих из иностранных государств, и внесении изменений в некоторые акты Правительства РФ». Таким образом, критическая информационная инфраструктура РФ будет вынуждена функционировать на оборудовании исключительно зарубежного производства, что способно нанести непоправимый урон безопасности государства.

II. В отношении предлагаемого к введению Коэффициента по классу точности (Кт), согласно ГОСТ Р 53429-2009, применяется к каждому виду печатных плат отдельно.

Суть проблематики заключается непосредственно в следующем.

1. Класс точности печатной платы в соответствии с ГОСТ Р 53429-2009 определяется заложенными в топологию печатных плат решениями. Вместе с тем, для искусственного перевода любой (незначимой) печатной платы в 6 и 7 класс инженеру-топологу достаточно:

- уменьшить ширину проводника на одном участке,
- уменьшить зазор между проводниками на одном участке,
- выполнить 1 переходное отверстие,
- выбрать минимальную (в дециметрах квадратных) площадь печатной платы.



Тел.: +7 (926) 750 09 02, e-mail: info@rossxd.ru, сайт: rossxd.ru

В результате, для того чтобы по предложенным формулам обеспечить получение баллов, достаточных для подтверждения производства вычислительной техники на территории РФ по 1924 год включительно, в состав готового изделия производства Тайвани или КНР (с лицензированной корпусной КД и купленными Gerber-файлами в рамках услуги NRE (единовременного, при котором на плате пишется логотип и название купившей топологию организации)) достаточно добавить несколько плат минимальной площади с российским резистором, дросселем, соединителем, индуктивностью и в которых класс точности не менее 6.

Таким образом, толкование предложенной формулировки, являющейся краеугольным инструментом в предложенной организации баллов, представляется "легендой", (т.е. прикрытием), в действительности предназначенной для стимулирования импорта в РФ готовой китайской продукции, легализацию которой обеспечивается несколькими искусственно добавляемыми печатными платами.

2. В соответствии с предложенной редакцией, баллы для классов точности плат в составе изделия ("Коэффициент по классу точности (Кт), согласно ГОСТ Р 53429-2009, применяется к каждому виду печатных плат отдельно:" и далее), предложено считать для сноски <24> в редакции: "«<24> Вид платы определяется ее функциональным назначением: системная (основная) плата, плата контроллера Ethernet, плата контроллера FC, плата контроллера SAS/SATA, плата контроллера InfiniBand, плата контроллера PCI Express, плата коммутатора Ethernet, плата коммутатора FC, плата коммутатора InfiniBand, плата коммутатора PCI Express, плата коммутатора SAS, плата оперативной памяти, плата постоянной памяти, видео плата, звуковая плата, плата RAID контроллера, кроссплаты (BackPlane), плата расширения (Razer), плата подачи и/или управления питанием; прочие платы»".

В настоящее время, в классификаторе ОКПД.2, Приказах и регламентах Минпромторга России, Постановлениях Правительства РФ, отсутствуют термины и определения, функциональные технические требования для:

- системная (основная) плата
- плата контроллера Ethernet
- плата контроллера FC
- плата контроллера SAS/SATA
- плата контроллера InfiniBand
- плата контроллера PCI Express
- плата коммутатора Ethernet
- плата коммутатора FC
- плата коммутатора InfiniBand



Тел.: +7 (926) 750 09 02, e-mail: info@rossxd.ru, сайт: rossxd.pф

- плата коммутатора PCI Express
- плата коммутатора SAS
- плата оперативной памяти
- плата постоянной памяти
- видеоплата
- звуковая плата
- плата RAID контроллера
- кроссплаты (BackPlane)
- плата расширения (Razer)
- плата подачи и/или управления питанием
- прочие платы,

что не позволяет в рамках действующего регулирования идентифицировать и определить принадлежность каждой печатной платы для подтверждения ее соответствия каждому из пунктов в перечислении. Таким образом, сноска <24> создает новые условия и определения для радиоэлектронной продукции, отсутствующие в действующем нормативно-правовом регулировании. Вместе с тем, в соответствии с уровнями разукрупнения продукции радиоэлектроники (в соответствии с ГОСТ 52003-2003) позиции перечисления также отсутствуют.

Таким образом, сноска и перечисление <24> не определены в действующем законодательстве. Следовательно указанная сноска и данное перечисление должны быть исключены, в т.ч. опирающийся на него пункт о подсчете баллов классов точности печатных плат, либо, предварительно должен быть выпущен документ (ГОСТ), вносящий соответствующие определения. После чего допустимо введение в рамках дополнения ПП РФ № 719 данной терминологии и начисления баллов за платы классов точности перечисления <24>.

III. Законопроектом введен дополнительный критерий для присвоения определенного количества баллов «сноска <21>», которая устанавливает минимальный порог ежегодных объемов затрат, направленных на разработку и (или) производство центральных процессоров и микроконтроллеров, удовлетворяющих требованиям к интегральной схеме первого уровня или интегральной схеме второго уровня, предъявляемым в целях ее отнесения к продукции, произведенной на территории Российской Федерации, а также способ определения таких затрат.

Данная норма не является проработанной по нижеперечисленным причинам:

1. Некорректно вводить минимальный порог затрат в абсолютной величине, вне зависимости от значений бухгалтерского баланса организации. Данное обстоятельство нарушает



Тел.: +7 (926) 750 09 02, e-mail: info@rossxd.ru, сайт: rossxd.pф

баланс интересов, ставя в заведомо невыгодное положение малый и средний бизнес перед крупным. Более того, в проекте нормативно-правового акта отсутствует пояснительная записка с обоснованием указанного размера ежегодных затрат (не менее 250 млн.руб).

2. Фактически не представляется возможным проконтролировать правомерность отнесения организацией затрат по той или иной статье в разрезе определенного изделия. Проектом также не определен порядок подтверждения затрат (формат отчетов), а также проверки понесенных затрат.

3. Во избежание некорректной правоприменительной практики, необходимо конкретизировать, что затраты, направленные на разработку и (или) производство центральных процессоров и микроконтроллеров, удовлетворяющих требованиям к интегральной схеме первого уровня или интегральной схеме второго уровня, могут быть учтены с целью присвоения баллов в отношении конечного изделия только в случае, когда статус производства промышленной продукции на территории Российской Федерации в отношении примененных центральных процессоров и микроконтроллеров по позиции, классифицируемых кодом по ОК 034-2014 (КПЕС 2008) из 26.11.3 интегральной схемы первого уровня или интегральной схемы второго уровня подтвержден в установленном законодательством Российской Федерации порядке.

4. Присвоение баллов за достижение ежегодного объема затрат необходимо присваивать только в случае, если данная микросхема используется в составе предъявляемого к подтверждению промышленного производства на территории Российской Федерации изделия как центральный процессор, а не в составе прочих квалификационных характеристик производителя.

5. Такие микросхемы не могут являться не только результатом разработки по субсидированию, в том числе в рамках Постановления Правительства РФ от 17 февраля 2016 г. N 109, но и результатом сквозного проекта в связи с тем, что фактическим источником ассигнований является государство, в результате чего преференции в баллах получит разработчик микросхемы, что создаст неравные условия конкуренции.

Резюмируя, считаем, что предложенная редакция НПА (ID проекта 02/07/06-21/00117387, дата создания 29.06.2021 г.) является недостаточно проработанной ввиду конфликта интересов поставщиков иностранной продукции в РФ, отраженных в проекте, и политики государства в области импортозамещения радиоэлектронной продукции. Документ нуждается в отзыве и значительной переработке.

Исполнительный директор



О.В. Изумрудов